
ΒΙΟΓΡΑΦΙΚΟ ΣΗΜΕΙΩΜΑ

ΠΡΟΣΩΠΙΚΑ ΣΤΟΙΧΕΙΑ

| | |
|---------------------------|---|
| Όνοματεπώνυμο: | Αθανάσιος Καλαντζόπουλος |
| Ημ. Γέννησης: | 21 Φεβρουαρίου 1979 |
| Τόπος Γέννησης: | Πάτρα, Ελλάδα |
| Υπηκοότητα: | Ελληνική |
| Στρατιωτικές Υποχρεώσεις: | Εκπληρωμένες |
| Διεύθυνση Εργασίας: | Εργ. Ηλεκτρικών Κινητηρίων Συστημάτων και PLCs, Τμ Ηλεκτρολόγων Μηχανικών ΤΕ, ΤΕΙ Δυτικής Ελλάδας, Μ. Αλεξάνδρου 1, Πάτρα 26334, Ελλάδα |
| Τηλέφωνο: | +30 2610 369231 |
| E-mail: | kalantzopoulos@gmail.com, kalan@teiwest.gr |

ΣΠΟΥΔΕΣ

- 03/2008 – 02/2015 **Διδακτορικό Δίπλωμα**, ΔΠΜΣ στην Ηλεκτρονική και Επεξεργασία της Πληροφορίας, Εργ. Ηλεκτρονικής (ELLAB), Τμ. Φυσικής, Πανεπιστήμιο Πατρών (Βαθμός: Άριστα)
Τίτλος Διδακτορικής Διατριβής: *“Αρχιτεκτονική Συστημάτων για την Διεξαγωγή Εργαστηριακών Πειραμάτων μέσω Διαδικτύου με Έμφαση στην Ψηφιακή Επεξεργασία Σήματος και Εικόνας”*
Επιβλέπων: Ευάγγελος Ζυγούρης, Αναπλ. Καθηγητής, Εργ. Ηλεκτρονικής (ELLAB), Τμ. Φυσικής, Πανεπιστήμιο Πατρών
- 09/2004 – 10/2007 **Μεταπτυχιακό Δίπλωμα Ειδίκευσης**, ΔΠΜΣ στην Ηλεκτρονική και Επεξεργασία της Πληροφορίας, Εργ. Ηλεκτρονικής (ELLAB), Τμ. Φυσικής, Πανεπιστήμιο Πατρών (Βαθμός: 8,80 - Άριστα)
Τίτλος Ειδικής Επιστημονικής Εργασίας: *“Σχεδίαση και Υλοποίηση Ολοκληρωμένου Συστήματος με DSPs για Λήψη, Επεξεργασία και Διαχείριση Εικόνας”*
Επιβλέπων: Ευάγγελος Ζυγούρης, Αναπλ. Καθηγητής, Τμ. Φυσικής, Πανεπιστήμιο Πατρών
- 09/1997 – 10/2003 **Πτυχίο Ηλεκτρολόγου Μηχανικού ΤΕ**, τμήμα Ηλεκτρολογίας, ΤΕΙ Πάτρας (Βαθμός: 8,44)
Τίτλος Πτυχιακής Εργασίας: *“Κατασκευή Διάταξης Ελέγχου και Ρύθμισης της Τάσης Σύγχρονης Τριφασικής Γεννήτριας”*
Επιβλέποντες: Γεώργιος Αντωνόπουλος, Καθηγητής Εφαρμογών, Τμ.

Ηλεκτρολογίας, ΤΕΙ Πατρών και Φώτιος Ηλιόπουλος, Καθηγητής Εφαρμογών, Τμ. Ηλεκτρολογίας, ΤΕΙ Πατρών

ΠΡΟΣΘΕΤΑ ΠΡΟΣΟΝΤΑ

| | |
|-------------------------|---|
| ΞΕΝΕΣ ΓΛΩΣΣΕ | Αρκετά καλή γνώση της Αγγλικής Γλώσσας |
| ΓΝΩΣΕΙΣ Η/Υ | Microsoft Windows, Microsoft Office Suite (Word, Excel, Power Point, Visio) Open Office, Code Composer Studio (CCS), LabVIEW, Matlab, Simulink, Quartus II, Multisim, Ultiboard, TIA Portal, Simatic, WinCC, Atmel Studio |
| ΓΛΩΣΣΕΣ ΠΡΟΓΡΑΜΜΑΤΙΣΜΟΥ | C/C++, Assembly (Texas Instruments DSPs), Matlab, LabVIEW, HTML, MySQL, VHDL, Simatic S5, Simatic S7, Basic, Pascal |

ΕΠΑΓΓΕΛΜΑΤΙΚΗ ΕΜΠΕΙΡΙΑ

| | |
|---------------------------------------|---|
| 10/2008 – Σήμερα | Ελεύθερος Επαγγελματίας με αντικείμενο εργασιών εμπόριο και επισκευή ηλεκτρικών μηχανών, περιελίξεις κινητήρων και ανάπτυξη λογισμικού |
| 10/2000 – 04/2001 | Πρακτική Άσκηση στην εταιρεία ΑΕ Τσιμέντων TITAN. Αντικείμενο της πρακτικής άσκησης: προγραμματισμός PLCs (SIEMENS S5 και S7), ανακατασκευή υποσταθμού υψηλής τάσης, συντήρηση εργοστασίου και περιβαλλοντολογικές μετρήσεις (ηχορύπανση και εκπομπή ρύπων) |
| 07/1997 – 10/2003 & 01/2005 – 09/2008 | Τεχνικός στην ατομική επιχείρηση του Γ. Καλαντζόπουλου με αντικείμενο εργασιών κατασκευή μετασχηματιστών, ηλεκτρικών έργων και περιελίξεων παντός τύπου |

ΔΙΔΑΚΤΙΚΗ ΕΜΠΕΙΡΙΑ

| | |
|-------------------|---|
| 09/2014 – Σήμερα | <p>Πανεπιστημιακός Υπότροφος στο Τμ. Ηλεκτρολόγων Μηχανικών ΤΕ του ΤΕΙ Δυτικής Ελλάδας.</p> <p>Διδασκαλία του εργαστηριακού μέρους των παρακάτω μαθημάτων:</p> <ul style="list-style-type: none"> • Ηλεκτρικές Μηχανές Ι • Ηλεκτρικά Κινητήρια Συστήματα |
| 10/2006 – Σήμερα | <p>Συμμετοχή στην διεξαγωγή του εργαστηριακού μέρους των παρακάτω μεταπτυχιακών μαθημάτων:</p> <ul style="list-style-type: none"> • Σχεδίαση Συστημάτων με DSPs του ΠΜΣ Ηλεκτρονική και Επικοινωνίες (πρώην Ηλεκτρονική και Υπολογιστές), Τμ. Φυσικής, Πανεπιστήμιο Πατρών • Συστήματα Επεξεργασίας Σημάτων με DSPs του ΔΠΜΣ Ηλεκτρονική και Επεξεργασία της Πληροφορίας, Πανεπιστήμιο Πατρών |
| 09/2006 – 07/2014 | <p>Εργαστηριακός Συνεργάτης στην βαθμίδα του καθηγητή εφαρμογών στο Τμ. Ηλεκτρολόγων Μηχανικών ΤΕ (πρώην Ηλεκτρολογίας) του ΤΕΙ Δυτικής Ελλάδας (πρώην ΤΕΙ Πάτρας).</p> <p>Διδασκαλία του εργαστηριακού μέρους των παρακάτω μαθημάτων:</p> <ul style="list-style-type: none"> • Ηλεκτροτεχνία Ι |

- Ηλεκτρικές Μηχανές Ι
- Ηλεκτρικές Μηχανές ΙΙ
- Ηλεκτρικά Κινητήρια Συστήματα

01/2006 – 02/2006,
05/2006 – 06/2006 &
01/2007 – 02/2007

Συγγραφή σημειώσεων στα πλαίσια του μαθήματος “Συστήματα Επεξεργασίας Σήματος με DSPs”. Χρηματοδοτήθηκε στα πλαίσια του προγράμματος ΝΕΑ ΠΜΣ Ηλεκτρονική και Επεξεργασία της Πληροφορίας (ΗΕΠ), ΥΠΕΠΘ-ΕΠΕΑΚ ΙΙ

12/1999 – 6/2000

Ενισχυτική διδασκαλία στο εργαστηριακό μέρος των μαθημάτων Ηλεκτρικές Μηχανές Ι και Ηλεκτρικές Μηχανές ΙΙ του Τμ. Ηλεκτρολογίας, ΤΕΙ Πάτρας στα πλαίσια του προγράμματος στα πλαίσια του προγράμματος “Αναμόρφωση και Εκσυγχρονισμός Προγράμματος Σπουδών του Τμήματος Ηλεκτρολογίας” που χρηματοδοτήθηκε από το ΚΠΣ ΙΙ

ΕΡΕΥΝΗΤΙΚΑ ΠΡΟΓΡΑΜΜΑΤΑ

11/2010 – 03/2011

“Κουπόνι Καινοτομίας για Μικρομεσαίες Επιχειρήσεις” με τίτλο “Επικοινωνία και Έλεγχος Συσκευών Μέτρησης/Καταγραφής με Ανεξαρτησία από το Λειτουργικό Σύστημα” και κωδικό κουπονιού 65979964-01-000058 που χρηματοδοτήθηκε από την Γενική Γραμματεία Έρευνας και Τεχνολογίας (ΓΓΕΤ)

ΣΤΡΑΤΙΩΤΙΚΗ ΘΗΤΕΙΑ

11/2003 – 11/2004

Έφεδρος Λοχίας με ειδικότητα Αρχηγός Πληρώματος Ερπυστριοφόρου Οχήματος BMP-1 και AMX-10, Στρατός Ξηράς, σώμα Τεθωρακισμένα

ΔΙΑΚΡΙΣΕΙΣ

2004 – 2005

Υποτροφία από το ΔΠΜΣ Ηλεκτρονική και Επεξεργασία της Πληροφορίας για το εαρινό εξάμηνο του ακαδημαϊκού έτους 2004 – 2005

1998 – 1999

Υποτροφία και αριστείο από το ΙΚΥ κατά την φοίτηση στο Τμ. Ηλεκτρολογίας του ΤΕΙ Πάτρας για το ακαδημαϊκού έτους 1998 – 1999

1997 – 1998

Υποτροφία από το ΙΚΥ κατά την φοίτηση στο Τμ. Ηλεκτρολογίας του ΤΕΙ Πάτρας για το ακαδημαϊκού έτους 1997 – 1998

ΚΡΙΤΗΣ ΣΕ ΔΙΕΘΝΗ ΠΕΡΙΟΔΙΚΑ – ΒΙΒΛΙΑ

09/2012

IEEE Transactions on Education (ToE).

04/2010

Επιλογή κεφαλαίων στο βιβλίο "Internet Accessible Remote Laboratories: Scalable E-Learning Tools for Engineering and Science Disciplines", IGI Global, 2012

04/2009

IEEE Transactions on Learning Technologies (TLT)

ΔΗΜΟΣΙΕΥΣΕΙΣ – ΔΙΕΘΝΗ ΠΕΡΙΟΔΙΚΑ

- J[1]. A. Kalantzopoulos**, D. Karageorgopoulos & E. Zigouris, “A LabVIEW based Remote DSP Laboratory”, International Journal of Online Engineering (iJOE), Vol. 4, Special Issue: REV2008, pp. 36-44, September 2008. (Ετεροαναφορές 10)
- J[2]. A. Kalantzopoulos**, D. Markonis & E. Zigouris, “A Remote Laboratory for Real-Time Digital Image Processing on Embedded Systems”, International Journal of Online Engineering (iJOE), Vol. 5, No. 4, pp. 24-29, November 2009. (Ετεροαναφορές 4)
- J[3]. A. Kalantzopoulos**, D. Karageorgopoulos & E. Zigouris, “Remotely Controlled Real-Time DSP Applications through Customized GUIs based on LabVIEW”, International Journal of Online Engineering (iJOE), Vol. 6, Special Issue: REV2010, pp. 36-40, September 2010.
- J[4]. A. Kalantzopoulos**, E. Galetakis, C. Katsenos & E. Zigouris, “An Interactive Remote Laboratory on Basic Computer Architecture Using Altera DE2 Board”, International Journal of Online Engineering (iJOE), Vol. 9, No. 5, pp. 9-16, September 2013.
- J[5]. A. Kalantzopoulos**, & E. Zigouris, “Online Laboratory Sessions in System Design with DSPs using the R-DSP Lab”, International Journal of Online Engineering (iJOE), Vol. 10, No. 4, pp. 4-12, June 2014.

ΔΗΜΟΣΙΕΥΣΕΙΣ – ΔΙΕΘΝΗ ΣΥΝΕΔΡΙΑ

- C[1]. E. Zigouris, A. Kalantzopoulos**, & E. Vassalos, “Labview to CCS Link for Automating Digital Signal and Image Processing Applications”, Proc. of the ISSCS 2007, 8th International Symposium on Signals, Circuits & Systems, pp. 445-448, Iasi, Romania, 12-13 July, 2007. (Ετεροαναφορές 2)
- C[2]. A. Kalantzopoulos**, D. Karageorgopoulos, & E. Zigouris, “A Remote Laboratory Based on Real Hardware for DSP Courses”, Proc. of the EDERS 2008, 3rd European DSP in Education and Research Symposium, Tel Aviv, Israel, 18 June, 2008.
- C[3]. A. Kalantzopoulos**, D. Karageorgopoulos, & E. Zigouris, “A LabVIEW based Remote DSP Laboratory”, Proc. of the REV 2008, 5th International Conference on Remote Engineering & Virtual Instrumentation, Dusseldorf, Germany, pp. 445-448, 23-25 June, 2008.
- C[4]. M. Petouris, A. Kalantzopoulos** & E. Zigouris, “An FPGA-based Digital Camera System Controlled from an LCD Touch Panel”, Proc. of the ISSCS 2009, 9th International Symposium on Signals, Circuits & Systems, ISSCS 2009, pp. 1-4, Iasi, Romania, 9-10 July, 2009. (Ετεροαναφορές 13)
- C[5]. A. Kalantzopoulos**, D. Markonis & E. Zigouris, “A Remote Laboratory for Real-Time Digital Image Processing on Embedded Systems”, Proc. of the ICL 2009, 12th International Conference on Interactive Computer aided Learning, Villach, Austria, 23-25 September 2009.
- C[6]. A. Kalantzopoulos**, D. Karageorgopoulos & E. Zigouris, “Remotely Controlled Real-Time DSP Applications through Customized GUIs based on LabVIEW”, Proc. of the REV 2010, 7th International Conference on Remote Engineering & Virtual Instrumentation, Stockholm, Sweden, 29 June – 2 July 2010.
- C[7]. M. Gotsopoulos, A. Kalantzopoulos** and E. Zigouris, “Remote Controlled DSP based Image Capturing and Processing System Featuring Two-Axis Motion”, Proc. of the EDERC 2010, 4th European DSP Education and Research Conference, pp. 32-36, Nice, France, 1-2 December 2010.
- C[8]. A. Kalantzopoulos** and E. Zigouris, “Real-Time DSP Applications Remotely Controlled Through Customized GUIs”, Proc. of the EDERC 2012, 5th European DSP Education and Research Conference, pp. 71-75, Amsterdam, Netherlands, 13-14 September 2012.

ΔΗΜΟΣΙΕΥΣΕΙΣ – ΕΘΝΙΚΑ ΣΥΝΕΔΡΙΑ

- N[1].** A. Kalantzopoulos, D. Karageorgopoulos, & E. Zigouris, "R-DSP Lab: An Interactive Remote Laboratory", Proc. of the PACET 2009, 1st PanHellenic Conference on Electronics and Telecommunications, Patras, Greece, 20-22 March 2009.
- N[2].** L. Pyrgas, A. Kalantzopoulos, & E. Zigouris, "Design and Implementation of an Open Image Processing System based on NIOS II and Altera DE2-70 Board", Proc. of the PACET 2015, 3rd PanHellenic Conference on Electronics and Telecommunications, Ioannina, Greece, 8-9 May 2015.

ΕΤΕΡΟΑΝΑΦΟΡΕΣ

Η εργασία J[1] αναφέρεται σε:

1. J. Pechousek, R. Prochazka and M. Juhanak, "Remote monitoring system for Compact RIO-based real-time PID controller", Proc. of the REV 2010, 7th International Conference on Remote Engineering & Virtual Instrumentation, Stockholm, Sweden, 29 June – 2 July 2010.
2. B.D. Barkana, "A Graduate Level Course: Audio Processing Laboratory", in the Proceedings of 2010 ASEE Annual Conference & Exposition, Louisville, Kentucky, 20 - 23 June, 2010
3. B.D. Barkana, "Curriculum Development of an Audio Signal Processing Laboratory Course", Signal & Image Processing: An International Journal (SIPIJ) Vol.2, No.1, March 2011.
4. M. Stefanovic, M. Matijevic and V. Cvijetkovic, "Remote Controlled Laboratory Experiments on the Web", International Journal of Industrial Engineering: Theory Applications and Practice, vol. 18, no. 3, pp 130-139, March 2011
5. M. Matijevic, M. Stefanovic, V. Cvjetkovic, V. Jokovic, N. Babajic, M. Ravlic and S. Nestic, "The Development and Implementation of a Thermal Process Trainer for Control and Measurement via the Internet", Computer Application in Engineering Education, Inter Science, John Wiley & Sons, Inc, ISSN 1099-0542, Doi DOI 10.1002/cae.20543, 2011
6. R. Donnelly and C. McAvinia, "Academic Development Perspectives of Blended Learning", In Blended Learning Environments for Adults: Evaluations and Frameworks, ed. P. S. Anastasiades, IGI Global, pp 1-18, April 2012.
7. C. Mouzakis, H. Tsaknakis and C. Tziortzioti. "Theoretical Rationale for Designing a Blended Learning Teachers' Professional Development Program" In *Blended Learning Environments for Adults: Evaluations and Frameworks*, ed. P. S. Anastasiades, IGI Global, pp. 274-289, April 2012.
8. M.Stefanovic, "The objectives, architectures and effects of distance learning laboratories for industrial engineering education", Computers & Education, vol. 69, pp 250-262, November 2013.
9. V. Fotopoulos, A. Spiliopoulos, A. Fanariotis, "Preparing a Remote Conducted Course for Microcontrollers based on Arduino", Proc. of ICODL 2013 , 7th International Conference in Open and Distance Learning, Athens, Greece, 8-10 November, 2013.
10. N.P Arun Kumar and A.P Jagadeesh Chandra, "Internet Protocol for Multimedia Communication in Remote Instrumentation Applications", Proc. of MPCIT 2013, International Conference on Multimedia Processing, Communication and Information Technology, Shimoga, India, 19-21 December 2013.

Η εργασία J[2] αναφέρεται σε:

1. P. Buschiazzo, D. Leoncini, R. Zunino and A.M. Scapolla, " A Web-Based Laboratory for Digital Signal Processing", Proc. of the REV 2010, 7th International Conference on Remote Engineering & Virtual Instrumentation, Stockholm, Sweden, 29 June – 2 July 2010.

2. P. Buschiazzo, D. Leoncini, R. Zunino and A.M. Scapolla, " A Web-Based Laboratory for Digital Signal Processing", International Journal of Online Engineering, i-JOE, Vol. 6, Special Issue: REV2010, pp. 6-11, September 2010.
3. M. Tawfik, E. Sancristobal, S. Martin, G. Diaz and M. Castro, "State-of-the-Art Remote Laboratories for Industrial Electronics Applications", Proc. of the TAAE 2012, 10th Technologies Applied to Electronics Teaching (TAAE), Vigo, Spain, pp. 359-364, 13-15 June, 2012.
4. Hugo Daniel Ferreira Marques, "Demonstrador Remoto de Reconfiguração Dinâmica de FPGAs", MSc Thesis, Mestrado Integrado em Engenharia Electrotécnica e de Computadores, Faculdade de Engenharia da Universidade do Porto (FEUP), February 2012.

Η εργασία C[1] αναφέρεται σε:

1. S. Eratne, S. Puthenpurayil and E. John, "Energy Efficiency of Data Compression with Wavelets", Proc. of the IPCV 2008, 2008 International Conference on Image Processing, Computer Vision, and Pattern Recognition, Las Vegas, Nevada, USA, 14-17 July, 2008.
2. Diego Alejandro Peláez Bernal, "Diseño e Implementación de una Mesa Inmersiva", Universidad Militar Nueva Granada, Facultad de Ingeniería en Mecatrónica, Bogotá, D.C.2013, <http://hdl.handle.net/10654/10151>

Η εργασία C[4] αναφέρεται σε:

1. Sandeep Arun Marode, Abhijeet V. Nandedkar and Sanjiv V. Bonde, "Computer Vision Based Offset Error Computation For Web Printing Machines Using FPGA", Proc. of the IEEE INDICON 2010, Annual IEEE India Conference, Kolkata, India 17-19 December, 2010.
2. Liu Cai-hong, Ji Jin-shui, and Chen Xiu-ping, "Control Module for stepper motor Based on FPGA", Proc. of the ICEEE 2010, International Conference on E-Product E-Service and E-Entertainment, Henan, China, 7-9 November, 2010.
3. Xiu-ping Chen, "Design of Control Module for ADC Based on FPGA", Proc. of the CSAE 2011, International Conference on Computer Science and Automation Engineering, Shanghai, China, 10-12 June, 2011.
4. Mouna Balkouti, "Méthode de conception rapide d'architecture massivement parallèle sur puce : de la modélisation à l'expérimentation sur FPGA", Thèse présentée pour obtenir le titre de docteur spécialité Informatique, École Nationale d'Ingénieurs de Sfax (Tunisia) & Université Lille 1 Sciences et Technologies (France), 2010.
5. You-yuan Huang, Chao Cai, Pai-jie Lin, "Design of TFT-LCD Display System Based on SOPC Technology", China Integrated Circuit, ISSN: 1681-5289, September 2011.
6. Tariq Hammeed, Ahsan Ashfaq and Rabid Mehmood, "Intelligent Sensor", MSC Thesis in Computer Systems Engineering, School of Information Science, Computer and Electrical Engineering, Halmstad University, Sweden, February 2012.
7. Gerardo Muñoz Estrada, "Core para control de una pantalla LCD-touch utilizando un FPGA", RISCE Revista Internacional de Sistemas Computacionales y Electrónicos, vol.4 no 1, January 2012.
8. K. K. Babu and B.Raghavaiah, "Design of Speed Optimized Analog to Digital Converter using VHDL", IOSR Journal of Electrical and Electronics Engineering, IOSR-JEEE, Vol. 8, No 4, pp. 39-42, November 2013.
9. J. Mohan Prithvi and D. Ajay Kumar, "Control Module Design for ADC Based on FPGA", International Journal of Electronics & Communication Technology, IJECT, Vol. 5, Special Issue - 3, pp. 35-36, January 2014.

10. Mohd Sallehudin Bin Saad, "Virtual Paint On De2 FPGA Board Through Gesture Detection And Color Segmentation Technique", M.Sc. Thesis, Faculty of Electrical and Electronic Engineering Universiti Tun Hussein Onn Malaysia, January 2014.
11. T. Hussain and A. Haider, "PGC: a pattern-based graphics controller", International Journal of Circuits and Architecture Design, IJCAD, Vol. 1, No 2, 2014.
12. T. Hussain, O. Palomar, O. S. Unsal, A. Cristal, E. Ayguade, M. Valero, and A. Haider, "Stand-alone Memory Controller for Graphics System", In Reconfigurable Computing: Architectures, Tools, and Applications, ed. D.Goehringer, M. D. Santambrogio, J. M. P. Cardoso and K. Bertels, Lecture Notes in Computer Science, Vol. 8405, Springer, pp. 108-120, 2014.
13. A. Ratnakar and G. More, "Real Time Gender Recognition on FPGA", International Journal of Scientific & Engineering Research, IJSER, Vol. 6, No 2, February 2015